



Communiqué de presse

Menta SAS et le CEA-LIST présentent le projet MOSAICS-LP à l'occasion du 3D & Systems Summit

Dresden Hilton Hotel (Allemagne) – du 26 au 28 juin 2023

Sophia-Antipolis, le 8 juin 2023 - Le CEA-LIST et Menta présenteront ensemble le projet MOSAICS-LP, une plateforme évolutive pour la conception de puces hétérogènes à base de chiplets destinée aux marchés du *edge computing*.

Un enjeu de souveraineté européenne

L'European Chips Act a fixé l'objectif d'augmenter la capacité de production de puces en Europe de 10 % à 20 %. L'Europe augmentera donc considérablement sa capacité de production de puces. Cela renforcera sa souveraineté dans le domaine de la microélectronique. Cependant, cet objectif ne peut être atteint uniquement en construisant de nouvelles fonderies de semi-conducteurs. Il faut également offrir aux fabricants de puces européens la possibilité de réduire les coûts de conception et les délais de production, en particulier sur les marchés où l'Europe est forte : *l'edge et le deep edge computing*, la mobilité et la défense. Ces marchés sont en outre tous affectés par des pénuries de composants. L'utilisation de chiplets pour la conception de puces hétérogènes est une voie d'avenir.

« La production de puces hétérogènes est un enjeu de souveraineté européenne majeur et, le projet MOSAICS-LP que nous pilotons en coopération avec le CEA, est destiné à décupler les objectifs de l'Union européenne en matière de conception de semi-conducteurs, avec des investissements minimaux en comparaison avec la construction de fabs. L'enjeu de ce projet est d'une importance cruciale pour l'ensemble de l'industrie microélectronique » a déclaré Vincent Markus, CEO de Menta.

Une plateforme pour un écosystème de puces multi sources

La présentation se concentrera sur l'architecture du système et son innovation. Elle bénéficie de l'expérience du CEA en matière de conception de systèmes, de fabrication de puces et de conditionnement, ainsi que de reconfiguration matérielle à l'intérieur du système grâce aux IPs eFPGA de Menta.

Les aspects de la chaîne d'approvisionnement ainsi que le modèle commercial seront également abordés.

Lors de la session 4 à propos du packaging des puces : architectures et défis, Menta et le CEA-LIST prendront la parole :

Le 27 juin - 14H10 - 14H30: « MOSAICS-LP : A Scalable Chiplet Platform » par Anthony Philippe, Ingénieur-Chercheur au CEA-LIST et Yoan Dupret, CTO de Menta

À propos de Menta

Créée en 2007, Menta est une société non cotée basée à Sophia Antipolis (France) pionnière des eFPGA pour les concepteurs de circuits ASIC et SoC. L'architecture adaptable des eFPGA basée sur des cellules standard et sur un ensemble d'outils de pointe, offre le plus haut degré de personnalisation, la meilleure efficacité des tests et une montée en volumes rapide pour la conception de SoC dans n'importe quelle fonderie.

Pour plus d'informations www.menta-efpga.com.

Contacts presse

Agence Yucatan

Elisa Lesieur & Jean-Alexis Bourcier

elesieur@yucatan.fr - jabourgier@yucatan.fr

Tel : +33 1 53 63 27 21 - 01 53 63 27 33