

La technologie de Menta en vedette dans les grands salons professionnels

Menta participera à la 8^e édition du SIDO à Lyon, les 14 et 15 septembre 2022.

Menta y présentera sa technologie de rupture eFPGA Soft IP, déjà plébiscitée au salon Embedded World (Nuremberg) et à la Design Automation Conference (San Francisco).

La technologie eFPGA Soft IP, lauréate du prix « Best in Show 2022 », décerné en juin 2022 lors du salon Embedded World de Nuremberg, est désormais utilisée dans les secteurs de la défense, de l'aérospatiale, des objets connectés, de la 5G, de l'intelligence artificielle ou encore de l'industrie automobile. Elle offre aux concepteurs de SoC, d'ASIC et de capteurs la possibilité de mettre à jour leurs puces « sur le terrain », et en continu. La technologie eFPGA Soft IP répond ainsi à tous les besoins de puissance de traitement, de mise à jour en continu des algorithmes, d'autonomie et d'efficacité énergétique, et de sécurité des systèmes.

À l'occasion du SIDO, Menta présentera également les initiatives menées avec ses partenaires français et européens qui vont révolutionner la *supply chain* du semi-conducteur européen et participer au renforcement de la souveraineté française et européenne dans le secteur :

- **Le projet Mosaic (MOdular Scalable AI Component)** : un projet piloté par Menta qui développera, aux côtés de CEA-List, un interposeur universel qui permettra de connecter entre elles la plus grande partie des puces (Chiplets) produites dans le monde ;
- **Le projet Foster-3D (FPGA Over Substrate Totally embedded and Robust – 3D)**, mené avec le CEA-List et STMicroelectronics, ambitionne de fournir un FPGA européen modulaire, se basant, à terme, sur des techniques d'assemblage 3D ;



« *Le SIDO est un événement incontournable pour tous les décideurs, experts et innovateurs des filières stratégiques de l'IA, de l'IoT et de la robotique. Il a réellement contribué à structurer la filière européenne de l'IoT en facilitant les partenariats technologiques et en rapprochant les écosystèmes d'innovation. Je suis très heureux que Menta y présente son eFPGA Soft IP et nos dernières coopérations technologiques. »*

Vincent MARKUS, président de Menta

• **Le projet PROMISE (PROgrammable MIxed Signal Electronics)** : il vise à améliorer la compétitivité et l'autonomie de l'industrie spatiale européenne. Le consortium regroupant, entre autres, Thales Alenia Space, Menta et IMEC développe une bibliothèque de blocs d'IP, durcis aux radiations, conçus et testés pour les puces électroniques installées à bord des satellites. Ces puces électroniques considérées, comme le « cerveau » des satellites, est l'un des éléments les plus coûteux à produire et le délai de livraison est très long. L'utilisation des eFPGA Rad-Hard de Menta – des composants durcis aux radiations présentes dans l'environnement spatial – permet de réduire d'un tiers le délai de production. L'eFPGA Menta durci sera disponible pour tout acteur européen du spatial.

LE SIDO, UN RENDEZ-VOUS MAJEUR DU SECTEUR

Le salon SIDO est un événement B2B majeur pour les professionnels de l'Internet des objets, de l'Intelligence artificielle, de la robotique et de la réalité étendue. Sa 8^e édition se tiendra les 14 et 15 septembre 2022 à la Cité internationale de Lyon. Le SIDO proposera également une édition à Paris les 8 et 9 novembre 2022, au Palais des Congrès. L'édition 2021 a rassemblé 250 exposants leaders de leur marché et attiré plus de 7 000 visiteurs à Lyon.

Retrouvez Menta au salon SIDO : stand E128

<https://www.sido-lyon.com/>

À PROPOS DE MENTA

Menta est une société non cotée basée à Sophia-Antipolis (France). Menta est un pionnier reconnu des eFPGA pour les concepteurs de circuits ASIC et SoC qui recherchent rapidité, exactitude, performance et efficacité. L'architecture adaptable des eFPGA, basée sur des cellules standard et sur un ensemble d'outils de pointe, offre le plus haut degré de personnalisation, la meilleure efficacité des tests et une montée en volumes rapide pour la conception de SoC dans n'importe quelle fonderie.

Pour plus d'informations : menta-e FPGA.com 